

Διεθνές Πανεπιστήμιο της Ελλάδος
Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών
 Αρ. Πρωτ.: ΔΦ 10 1/23_16/1/2023
 Ημερομηνία: 16/1/2023



**ΔΙΕΘΝΕΣ
 ΠΑΝΕΠΙΣΤΗΜΙΟ
 ΤΗΣ ΕΛΛΑΔΟΣ**

ΕΛΛΗΝΙΚΗ ΔΗΜΟΚΡΑΤΙΑ
ΔΙΕΘΝΕΣ ΠΑΝΕΠΙΣΤΗΜΙΟ ΤΗΣ ΕΛΛΑΔΟΣ
ΣΧΟΛΗ ΜΗΧΑΝΙΚΩΝ
ΤΜΗΜΑ ΜΗΧΑΝΙΚΩΝ ΠΛΗΡΟΦΟΡΙΚΗΣ,
ΥΠΟΛΟΓΙΣΤΩΝ ΚΑΙ ΤΗΛΕΠΙΚΟΙΝΩΝΙΩΝ
 Πανεπιστημιούπολη Σερρών,
 Τέρμα Μαγνησίας, 62124, Σέρρες

ΑΝΑΡΤΗΤΕΑ ΣΤΟ ΔΙΑΔΙΚΤΥΟ

Σέρρες, 16/01/2023

Πληροφορίες
 Γραμματεία Τμήματος:
 Ευλαμπία Μαραντίδου
 Τηλ: 23210-49128
 Email: evi@ihu.gr

Θέμα: Συγκρότηση εκλεκτορικού σώματος για τη μονιμοποίηση του κ. Ιωάννη Βουρβουλάκη στη βαθμίδα του Επίκουρου Καθηγητή με γνωστικό αντικείμενο «Σχεδίαση και Προγραμματισμός Υπολογιστικών Συστημάτων σε Χαμηλό Επίπεδο», στο Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών της Σχολής Μηχανικών του ΔΙ.ΠΑ.Ε. (APP 31400).

Η Συνέλευση του Τμήματος Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών στη συνεδρίασή της στις 11-01-2023/Πρακτικό 1 (θέμα 4^ο), αποφάσισε ομόφωνα τη Συγκρότηση του Εκλεκτορικού Σώματος για τη μονιμοποίηση του κ. Ιωάννη Βουρβουλάκη στη βαθμίδα του Επίκουρου Καθηγητή με γνωστικό αντικείμενο «Σχεδίαση και Προγραμματισμός Υπολογιστικών Συστημάτων σε Χαμηλό Επίπεδο», στο Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών της Σχολής Μηχανικών του ΔΙ.ΠΑ.Ε. (APP 31400), ως εξής:

Τακτικά μέλη

Εσωτερικά μέλη:

1. ΒΑΡΣΑΜΗΣ ΔΗΜΗΤΡΙΟΣ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών, Διεθνές Πανεπιστήμιο της Ελλάδος, με γνωστικό αντικείμενο «ΥΠΟΛΟΓΙΣΤΙΚΕΣ ΜΕΘΟΔΟΙ ΣΤΗ ΘΕΩΡΙΑ ΕΛΕΓΧΟΥ ΚΑΙ ΠΡΟΓΡΑΜΜΑΤΙΣΜΟΣ ΕΠΙΣΤΗΜΟΝΙΚΩΝ ΕΦΑΡΜΟΓΩΝ», Αριθμός Φ.Ε.Κ. διορισμού 2255/τΓ'/13-09-2022, κωδικός ΑΠΕΛΛΑ 18443.
 E-mail: dvarsam@ihu.gr
<http://teachers.cm.ihu.gr/dvarsam/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Βαρσάμη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει προγραμματισμό υπολογιστικών συστημάτων για επιστημονικές εφαρμογές. Επίσης, στα επιστημονικά ενδιαφέροντα του κ. Βαρσάμη

περιλαμβάνεται ο παράλληλος προγραμματισμός. Τεχνικές παράλληλου προγραμματισμού εφαρμόζονται ευρέως σε υπολογιστικά συστήματα σε χαμηλό επίπεδο για την επιτάχυνση εκτέλεσης αλγορίθμων.

Ενδεικτικές δημοσιεύσεις:

1. Varsamis, Dimitris and Fotios Chanlioglou, (2018). "A Parallel Approach of Best Fit Decreasing Algorithm". In: WSEAS Transactions on Computers. 17 (9), pp. 79–85.
2. Varsamis, Dimitris, (2017). "On the parallel implementation of best fit decreasing algorithm in Matlab". In: Contemporary Engineering Sciences. 10 (19), pp. 945–952.

2. ΚΑΖΑΡΛΗΣ ΣΠΥΡΙΔΩΝ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών, Διεθνές Πανεπιστήμιο της Ελλάδος, με γνωστικό αντικείμενο «ΕΞΕΛΙΚΤΙΚΟ ΥΛΙΚΟ ΚΑΙ ΑΡΧΙΤΕΚΤΟΝΙΚΗ Η/Υ», Αριθμός Φ.Ε.Κ. διορισμού 707/12-08-10 Τεύχος Γ'- 1014/2-6-2015 Τεύχος Β', κωδικός ΑΠΕΛΛΑ 118.

E-mail: kazarlis@teiser.gr

<http://teachers.cm.ihu.gr/kazarlis/index.html>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Καζαρλή είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει αρχιτεκτονική Η/Υ που σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Επίσης, στα ερευνητικά ενδιαφέροντα του κ. Καζαρλή περιλαμβάνεται και ο προγραμματισμός υπολογιστικών συστημάτων. Ο κ. Καζαρλής έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. S. Kazarlis, J. Kalomiros, V. Kalaitzis, A. Balouktsis and D. Bogas, "Intrinsic evolution of digital circuits based on a reconfigurable hyper-structure," IEEE EUROCON 2015 - International Conference on Computer as a Tool (EUROCON), Salamanca, Spain, 2015, pp. 1-6, doi: 10.1109/EUROCON.2015.7313727
2. Kazarlis S.A., Kalomiros J., Kalaitzis V., "A cartesian genetic programming approach for evolving optimal digital circuits", (2016) Journal of Engineering Science and Technology Review, 9 (5), pp. 88 – 92, DOI: 10.25103/jestr.095.13.

3. ΚΑΛΟΜΟΙΡΟΣ ΙΩΑΝΝΗΣ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών, Διεθνές Πανεπιστήμιο της Ελλάδος, με γνωστικό αντικείμενο «ΕΝΣΩΜΑΤΩΜΕΝΑ ΣΥΣΤΗΜΑΤΑ ΚΑΙ ΗΜΙΑΓΩΓΟΙ», Αριθμός ΦΕΚ διορισμού Γ' 727/03.05.2019, κωδικός ΑΠΕΛΛΑ 10967

E-mail: ikalom@ihu.gr

<https://ikalom.wixsite.com/kalomiros>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Καλόμοιρου είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ενσωματωμένα συστήματα και τα ενσωματωμένα συστήματα αποτελούν υπολογιστικά συστήματα τα οποία προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Καλόμοιρος επίσης έχει δημοσιεύσει σημαντικό αριθμό εργασιών σε αυτή την περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Design and hardware implementation of a stereo-matching system based on dynamic programming, J. Kalomiros and J. Lygouras, Microprocessors and Microsystems Journal, Volume 35 Issue 5, July, 2011.
2. Comparative study of local SAD and Dynamic Programming for stereo-processing using dedicated hardware, J. Kalomiros and J. Lygouras, EURASIP Journal on Advances in Signal Processing Volume 2009, Article ID 914186, 18 pages (doi:10.1155/2009/914186).

Επειδή στο Μητρώο του γνωστικού αντικείμενου της θέσης δεν υπάρχουν άλλοι εκλέκτορες από το Τμήμα, η συμπλήρωση του Εκλεκτορικού σώματος υλοποιείται με μέλη ΔΕΠ με ίδιο ή συναφές γνωστικό αντικείμενο άλλων Τμημάτων του Δι.Πα.Ε. ή άλλων Α.Ε.Ι. της ημεδαπής ή ομοταγών Α.Ε.Ι. της αλλοδαπής ή ερευνητές της ημεδαπής ή της αλλοδαπής, σύμφωνα με τα όσα προβλέπονται στην Υπουργική Απόφαση Φ.122.1/6/14241/Ζ2/ΦΕΚ 225τ.Β'/31-01-2017, όπως τροποποιήθηκε με την απόφαση με αριθμ. Φ.122.1/86/83263/Ζ2/ΦΕΚ 2657 τ.Β'/30-06-2020.

Εξωτερικά μέλη:

4. ΤΑΡΧΑΝΙΔΗΣ ΚΩΝΣΤΑΝΤΙΝΟΣ, Καθηγητής, Τμήμα Χημείας, Διεθνές Πανεπιστήμιο της Ελλάδος, με γνωστικό αντικείμενο «**ΟΡΓΑΝΑ ΕΛΕΓΧΟΥ ΚΑΙ ΑΥΤΟΜΑΤΙΣΜΟΥ - ΣΥΣΤΗΜΑΤΑ ΑΥΤΟΜΑΤΟΥ ΕΛΕΓΧΟΥ**», Αριθμός ΦΕΚ διορισμού 340/23-5-07, Γ' 727/03.05.2019, κωδικός ΑΠΕΛΛΑ 10562.

E-mail: ktarch@teikav.edu.gr, ktarch@teiemt.gr

<http://www.teiemt.gr/portal/index.php/el/structures/press-centre/news-announcements/64-staff/368-tarchanidis>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Ταρχανίδη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης. Τα όργανα ελέγχου και τα συστήματα αυτοματισμού περιλαμβάνουν υπολογιστικά συστήματα τα οποία προγραμματίζονται σε χαμηλό επίπεδο. Επίσης ο κ. Ταρχανίδης έχει δημοσιεύσει σημαντικό αριθμό εργασιών που σχετίζονται με ενσωματωμένα συστήματα και τον προγραμματισμό τους.

Ενδεικτικές δημοσιεύσεις:

1. Tarchanidis K.N., Lygouras J.N., Botsaris P., Voltage stabilizer based on SPWM technique using microcontroller, (2013) Journal of Engineering Science and Technology Review, 6 (1), pp. 38 - 43, DOI: 10.25103/jestr.061.08
2. Tarchanidis K.N., Pachidis T., Lygouras J.N., Tarchanidis J.N., PUMA internet task logging using the IDAC-1, (2014) Journal of Engineering Science and Technology Review, 7 (3), pp. 188 – 191, DOI: 10.25103/jestr.073.30

5. ΣΙΩΖΙΟΣ ΚΩΝΣΤΑΝΤΙΝΟΣ, Αναπληρωτής Καθηγητής, Τμήμα Φυσικής, Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης, με γνωστικό αντικείμενο «**ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ ΣΕ ΕΠΑΝΑΔΙΑΡΘΡΩΣΙΜΟ ΥΛΙΚΟ**», Αριθμός Φ.Ε.Κ. διορισμού 625/Γ/06.07.2016, Γ'/440/15.04.2020, 1672/26.7.2021/ Γ', κωδικός ΑΠΕΛΛΑ 16095.

E-mail: ksiop@auth.gr

<https://www.physics.auth.gr/people/229>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Σιώζιου είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς το επαναδιαρθρώσιμο υλικό προγραμματίζεται σε χαμηλό επίπεδο. Οι ερευνητικές του δραστηριότητες περιλαμβάνουν σχεδίαση ψηφιακών ολοκληρωμένων κυκλωμάτων και εφαρμογών σε τεχνολογία FPGA. Στα ερευνητικά ενδιαφέροντα του κ. Σιώζιου περιλαμβάνεται και ο σχεδιασμός ενσωματωμένων συστημάτων που επίσης προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Σιώζιος έχει δημοσιεύσει σημαντικό αριθμό εργασιών που σχετίζονται με την περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. K. Siozios, V.F. Pavlidis, and D. Soudris, "A Novel Framework for Exploring 3-D FPGAs with Heterogeneous Interconnect Fabric", ACM Transactions on Reconfigurable Technology and Systems (TRETS), Vol. 5, No. 1, pp. 4:1-4:23, March 2012.
2. H. Sidiropoulos, K. Siozios and D. Soudris, "A Novel 3-D FPGA Architecture Targeting Communication Intensive Applications", Journal of Systems Architecture (JSA), Vol. 60, No. 1, pp. 32-39, Jan. 2014

6. ΤΖΙΑΛΛΑΣ ΓΡΗΓΟΡΙΟΣ, Καθηγητής, Τμήμα Πληροφορικής και Τηλεπικοινωνιών, Πανεπιστήμιο Θεσσαλίας, Γνωστικό αντικείμενο «ΠΡΟΓΡΑΜΜΑΤΙΣΜΟΣ Η/Υ - ΕΦΑΡΜΟΓΕΣ ΣΤΗΝ ΗΛΕΚΤΡΟΝΙΚΗ ΤΕΧΝΟΛΟΓΙΑ», Αριθμός ΦΕΚ διορισμού 123/14-2-2017 τ. Γ, 377/24-02-2021 τ. Γ(Φεκ μετακίνησης), κωδικός ΑΠΕΛΛΑ 823.

E-mail: gt@uth.gr

<http://www.tziallas.gr/>, <http://www.eln.teilam.gr/el/tziallas>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Τζιάλλας είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει προγραμματισμό υπολογιστικών συστημάτων. Επίσης περιλαμβάνει εφαρμογές στην ηλεκτρονική τεχνολογία. Η σχεδίαση υπολογιστικών συστημάτων είναι άρρηκτα συνδεδεμένη με εφαρμογές ηλεκτρονικής τεχνολογίας. Ο κ. Τζιάλλας έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. M.I. Loupis, G.D. Tziallas, A knowledge-based framework for VLSI design, Microprocessing and Microprogramming, Volume 28, Issues 1–5, 1990, Pages 327-331, ISSN 0165-6074, [https://doi.org/10.1016/0165-6074\(90\)90198-1](https://doi.org/10.1016/0165-6074(90)90198-1).
2. G Tziallas, B Theodoulidis, A controller synthesis algorithm for building self-adaptive software, Information and Software Technology, Volume 46, Issue 11, 2004, Pages 719-727, ISSN 0950-5849, <https://doi.org/10.1016/j.infsof.2003.12.005>.

7. ΡΟΥΜΕΛΙΩΤΗΣ ΕΜΜΑΝΟΥΗΛ, Καθηγητής, Τμήμα Εφαρμοσμένης Πληροφορικής, Πανεπιστήμιο Μακεδονίας, Γνωστικό αντικείμενο «ΑΡΧΙΤΕΚΤΟΝΙΚΗ ΨΗΦΙΑΚΩΝ ΣΥΣΤΗΜΑΤΩΝ», Αριθμός ΦΕΚ διορισμού 358/18-4-2008 τ.Γ', κωδικός ΑΠΕΛΛΑ 9385

E-mail: manos@uom.gr

<http://www.etl.uom.gr/mr/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Ρουμελιώτη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει αρχιτεκτονική συστημάτων και η αρχιτεκτονική συστημάτων σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Ο κ. Ρουμελιώτης παρουσιάζει συναφές διδακτικό και συγγραφικό έργο, μέσα στα ερευνητικά του ενδιαφέροντα συγκαταλέγονται η παράλληλη επεξεργασία και η προσομοίωση ψηφιακής λογικής που συναντώνται στην σχεδίαση υπολογιστικών συστημάτων σε χαμηλό επίπεδο. Έχει δημοσιευμένο σημαντικό αριθμό εργασιών στη βιβλιογραφία.

Ενδεικτικές δημοσιεύσεις (βιβλία):

1. Μ. Ρουμελιώτης, Ψηφιακή Σχεδίαση, Αρχές και Εφαρμογές, 2η έκδοση, Θεσσαλονίκη 2018, εκδόσεις Τζιόλα, σελίδες 804, 21Χ30.
2. Μ. Ρουμελιώτης, Ψηφιακά Συστήματα, Μοντελοποίηση και Προσομοίωση με τη γλώσσα VHDL, Θεσσαλονίκη 2012 (αναθεωρημένη πρώτη έκδοση), εκδόσεις Τζιόλα, σελίδες 661, 17Χ24.

8. ΠΕΤΡΕΛΛΗΣ ΝΙΚΟΛΑΟΣ, Αναπληρωτής Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, Γνωστικό αντικείμενο «ΕΝΣΩΜΑΤΩΜΕΝΑ ΣΥΣΤΗΜΑΤΑ», Αριθμός ΦΕΚ διορισμού Τεύχος Γ' 1489/29.08.2019, κωδικός ΑΠΕΛΛΑ 20103
E-mail: nPetrellis@uop.gr
<https://www.ece.uop.gr/staff/petrellis-nikos/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Πετρέλλη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ενσωματωμένα συστήματα και τα ενσωματωμένα συστήματα αποτελούν υπολογιστικά συστήματα που προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Πετρέλλης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Adam G.K., Petrellis N., Kontaxis P.A., Stylianos T., COTS-based real-time system development: An effective application in pump motor control, (2020), Computers, 9 (4), art. no. 97, pp. 1 – 17, DOI: 10.3390/computers9040097.
2. Petrellis N., Gioulekas F., Birbas M., Design of a Multi-purpose Surface-EMG Readout System for Draft Control Applications, (2019), 5th Panhellenic Conference on Electronics and Telecommunications, PACET 2019, art. no. 8956253, DOI: 10.1109/PACET48583.2019.8956253.

9. ΠΑΠΑΚΩΣΤΑΣ ΔΗΜΗΤΡΙΟΣ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής και Ηλεκτρονικών Συστημάτων, Διεθνές Πανεπιστήμιο της Ελλάδος, Γνωστικό αντικείμενο «ΑΝΑΛΟΓΙΚΑ & ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ ΗΛΕΚΤΡΟΝΙΚΩΝ», Αριθμός ΦΕΚ διορισμού 846/Γ/1-11-11, κωδικός ΑΠΕΛΛΑ 3820
E-mail: dpapakos@ihu.gr
<https://www.iee.ihu.gr/staff/papakostas-dimitrios/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Παπακώστα είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ψηφιακά συστήματα ηλεκτρονικών. Η σχεδίαση υπολογιστικών συστημάτων είναι άρρηκτα συνδεδεμένη με ψηφιακά συστήματα ηλεκτρονικών.

Επίσης, διδάσκει συναφή μαθήματα και έχει παρουσιάσει ερευνητικό έργο στην περιοχή αυτή, έχοντας δημοσιεύσει σημαντικό αριθμό άρθρων στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Poulos S.P., Vassios V.D., Papakostas D.K., FPGA-based mixed-signal circuits testing system implementation, (2016), Journal of Engineering Science and Technology Review, 9 (6), pp. 131 - 134, DOI: 10.25103/jestr.096.19.
2. Papakostas D.K., Vassios V., Poulos S., Hatzopoulos A.A., Selecting input current waveforms using a hardware testing implementation incorporated in FPGAs, (2014), Proceedings of the International Conference on Microelectronics, ICM, art. no. 6842169, pp. 379 – 382, DOI: 10.1109/MIEL.2014.6842169.

10. ΜΠΙΣΔΟΥΝΗΣ ΛΑΜΠΡΟΣ, Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, Γνωστικό αντικείμενο «ΕΦΑΡΜΟΣΜΕΝΑ ΗΛΕΚΤΡΟΝΙΚΑ ΣΥΣΤΗΜΑΤΑ ΚΑΙ ΚΥΚΛΩΜΑΤΑ», Αριθμός ΦΕΚ διορισμού 173/Γ/28-2-08, κωδικός ΑΠΕΛΛΑ 4843
E-mail: bisdounis@uop.gr
<http://econ.uop.gr/~bisdounis/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Μπισδούνη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ηλεκτρονικά συστήματα και κυκλώματα. Η σχεδίαση υπολογιστικών συστημάτων προϋποθέτει χρήση ηλεκτρονικών κυκλωμάτων και συστημάτων. Επιπλέον, στα ερευνητικά ενδιαφέροντα του κ. Μπισδούνη συγκαταλέγεται ο σχεδιασμός ενσωματωμένων συστημάτων και η ανάπτυξη αρχιτεκτονικών ειδικού σκοπού και αρχιτεκτονικών με ενσωματωμένους επεξεργαστές (system-on-chip). Ο κ. Μπισδούνης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. S. Nikolaidis, N. Kavvadias, T. Laopoulos, L. Bisdounis, S. Blionas, Instruction-level energy modeling for pipelined processors, Journal of Embedded Computing, IOS Press, vol. 1, no. 3 (special issue on low-power embedded systems), pp. 317-324, March 2006.
2. L. Bisdounis, C. Dre, S. Blionas, D. Metafas, A. Tatsaki, F. Ieromnimon, E. Macii, Ph. Rouzet, R. Zafalon, L. Benini, Low-power system-on-chip architecture for wireless LANs, IEE Computers and Digital Techniques, vol. 151, no. 1, pp. 2-15, January 2004.

11. ΕΥΣΤΑΘΙΟΥ ΚΩΝΣΤΑΝΤΙΝΟΣ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής και Υπολογιστών, Πανεπιστήμιο Δυτικής Αττικής, Γνωστικό αντικείμενο «ΑΡΧΙΤΕΚΤΟΝΙΚΗ ΥΠΟΛΟΓΙΣΤΙΚΩΝ ΣΥΣΤΗΜΑΤΩΝ», Αριθμός ΦΕΚ διορισμού 379/τ.Γ'/12-4-2018-34/τ. ΝΠΔΔ/04-04-94, κωδικός ΑΠΕΛΛΑ 10106
E-mail: cefsta@uniwa.gr
<http://users.uniwa.gr/cefsta/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Ευσταθίου είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει αρχιτεκτονική υπολογιστικών συστημάτων και η αρχιτεκτονική συστημάτων σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Στα ερευνητικά του

ενδιαφέροντα συγκαταλέγεται η σχεδίαση σε ολοκληρωμένα κυκλώματα μεγάλης κλίμακας. Ο κ. Ευσταθίου έχει δημοσιεύσει σημαντικό αριθμό εργασιών στη βιβλιογραφία.

Ενδεικτικές δημοσιεύσεις:

1. Spiliopoulos V., Keramidas G., Kaxiras S., Efstathiou K., (2011) Proceedings of the International Conference on Supercomputing, pp. 373, DOI: 10.1145/1995896.1995956
2. Efstathiou K.A., Karadimas D.S., An R-2R ladder-based architecture for high linearity DACs, (2007), Conference Record – IEEE Instrumentation and Measurement Technology Conference, art. no. 4258307, DOI: 10.1109/imtc.2007.379448

Αναπληρωματικά μέλη

Εξωτερικά μέλη:

Επειδή στο Μητρώο του γνωστικού αντικείμενου της θέσης δεν υπάρχουν άλλοι εκλέκτορες από το Τμήμα, η συμπλήρωση των αναπληρωματικών εκλεκτόρων για το Τμήμα θα πραγματοποιηθεί από καθηγητές με ίδιο ή συναφές γνωστικό αντικείμενο άλλων Τμημάτων του ΔΙΠΑΕ ή άλλων Α.Ε.Ι. της ημεδαπής ή ομοταγών Α.Ε.Ι. της αλλοδαπής ή ερευνητές της ημεδαπής ή της αλλοδαπής, σύμφωνα με τα όσα προβλέπονται στην Υπουργική Απόφαση Φ.122.1/6/14241/Ζ2/ΦΕΚ 225τ.Β΄/31-01-2017, όπως τροποποιήθηκε με την απόφαση με αριθμ. Φ.122.1/86/83263/Ζ2/ΦΕΚ 2657 τ.Β΄/30-06-2020.

1. ΑΣΗΜΟΠΟΥΛΟΣ ΝΙΚΟΛΑΟΣ, Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Δυτικής Μακεδονίας, Γνωστικό αντικείμενο «ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ», Αριθμός ΦΕΚ διορισμού 667/Γ/18-7-2008, κωδικός ΑΠΕΛΛΑ 8043

E-mail: nasimopoulos@uowm.gr

https://ece.uowm.gr/personnel.php?teachers_info=76

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Ασημόπουλου είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς τα ψηφιακά συστήματα σχετίζονται με τη σχεδίαση υπολογιστικών συστημάτων. Στα επιστημονικά ενδιαφέροντα του κ. Ασημόπουλου συγκαταλέγονται τα ψηφιακά συστήματα υψηλών ταχυτήτων στα οποία πραγματοποιείται προγραμματισμός πιο κοντά στο υλικό, δηλαδή σε χαμηλό επίπεδο. Ο κ. Ασημόπουλος έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. E. I. Konstantinidis, G. I. Patoulidis, I. N. Vandikas, C. Parisses and N. Asimopoulos, "Development of a collaborative vehicle collision avoidance system," 2010 IEEE Intelligent Vehicles Symposium, La Jolla, CA, USA, 2010, pp. 1066-1071, doi: 10.1109/IVS.2010.5548022.
2. N Asimopoulos, C Parisses, A Smyrniotis N. Germanidis , "Autonomous vehicle for saffron harvesting", Procedia Technology, Volume 8, 2013, Pages 175-182, Elsevier.

2. ΑΔΑΜ ΓΕΩΡΓΙΟΣ, Αναπληρωτής Καθηγητής, Τμήμα Ψηφιακών Συστημάτων, Πανεπιστήμιο Θεσσαλίας, Γνωστικό αντικείμενο «ΛΕΙΤΟΥΡΓΙΚΑ ΣΥΣΤΗΜΑΤΑ ΚΑΙ ΑΡΧΙΤΕΚΤΟΝΙΚΗ Η/Υ», Αριθμός ΦΕΚ διορισμού 28/7-2-06/ΝΠΔΔ- 80, τ'Γ, 31.01.2020, κωδικός ΑΠΕΛΛΑ 19506

E-mail: gadam@uth.gr

<http://gadam.users.uth.gr/index.htm>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Αδάμ είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει αρχιτεκτονική Η/Υ και η αρχιτεκτονική σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Στα ερευνητικά ενδιαφέροντα του κ. Αδάμ συγκαταλέγονται και τα συστήματα πραγματικού χρόνου όπου στην πλειοψηφία τους αποτελούν υπολογιστικά συστήματα που προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Αδάμ έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. Adam G.K., Parallelised Multithreaded Applications on a 4-core Field Programmable Gate Array (FPGA) Architecture, (2022), Recent Advances in Electrical and Electronic Engineering, 15 (3), pp. 255 – 264, DOI: 10.2174/2352096515666220603165247.
2. Adam G.K., Co-Design of Multicore Hardware and Multithreaded Software for Thread Performance Assessment on an FPGA, (2022), Computers, 11 (5), art. no. 76, DOI: 10.3390/computers11050076

3. ΓΛΑΒΑΣ ΕΥΡΙΠΙΔΗΣ, Καθηγητής, Τμήμα Πληροφορικής και Τηλεπικοινωνιών, Πανεπιστήμιο Ιωαννίνων, Γνωστικό αντικείμενο «ΑΡΧΙΤΕΚΤΟΝΙΚΗ ΗΛΕΚΤΡΟΝΙΚΩΝ ΥΠΟΛΟΓΙΣΤΩΝ ΚΑΙ ΛΕΙΤΟΥΡΓΙΚΑ ΣΥΣΤΗΜΑΤΑ», Αριθμός ΦΕΚ διορισμού 1101/Γ/31-12-07, κωδικός ΑΠΕΛΛΑ 17935

E-mail: eglavas@uoi.gr

<https://www.dit.uoi.gr/staff/profile/?id=7>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Γλαβά είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει αρχιτεκτονική ηλεκτρονικών υπολογιστών και η αρχιτεκτονική σχετίζεται με τη σχεδίαση υπολογιστικών συστημάτων. Επίσης, έχει συναφές διδακτικό έργο και ερευνητική δραστηριότητα. Ο κ. Γλαβάς έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Vasileios Christou, Kyriakos Koritsoglou, Georgios Ntritsos, Georgios Tsoumanis, Markos G. Tsipouras, Nikolaos Giannakeas, Evripidis Glavas, Alexandros T. Tzallas, Heterogeneous hybrid extreme learning machine for temperature sensor accuracy improvement, Expert Systems with Applications, Volume 203, 2022, 117488, ISSN 0957-4174, <https://doi.org/10.1016/j.eswa.2022.117488>.
2. A. K. Rachioti, D. E. Bolanakis and E. Glavas, "Teaching strategies for the development of adaptable (Compiler, vendor/processor independent) embedded C code," 2016 15th International Conference on Information Technology Based Higher Education and Training (ITHET), Istanbul, Turkey, 2016, pp. 1-7, doi: 10.1109/ITHET.2016.7760726.

4. ΜΑΓΚΑΦΑΣ ΛΥΚΟΥΡΓΟΣ, Καθηγητής, Τμήμα Φυσικής, Διεθνές Πανεπιστήμιο της Ελλάδος, Γνωστικό αντικείμενο «ΗΛΕΚΤΡΟΝΙΚΑ - ΕΠΕΞΕΡΓΑΣΙΑ ΣΗΜΑΤΟΣ - ΠΟΛΥΠΛΟΚΑ ΣΥΣΤΗΜΑΤΑ - ΟΙΚΟΝΟΜΙΚΗ ΦΥΣΙΚΗ», Αριθμός ΦΕΚ διορισμού 229/Γ/22-03-10, 3143_B_31.7.18 (ΦΕΚ ΓΝΩΣΤΙΚΟΥ ΑΝΤΙΚΕΙΜΕΝΟΥ), Β' 1100/31.03.2020, κωδικός ΑΠΕΛΛΑ 7721

E-mail: magafas@teikav.edu.gr

<http://ee.teiemt.gr/ee/index.php/staff-2/staff-edu/l-magafas/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Μαγκαφά είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ηλεκτρονικά και πολύπλοκα συστήματα. Η σχεδίαση υπολογιστικών συστημάτων προϋποθέτει χρήση ηλεκτρονικών κυκλωμάτων και συστημάτων. Επίσης ο κ. Μαγκαφάς έχει συναφές διδακτικό έργο και έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Papadopoulou P., Magafas L., Agelopoulos P., Vordos N., Vlachos K., Low Cost Optical Sensing Device for Fuel Detection in Ships, (2016) Journal of Engineering Science and Technology Review, 9 (2), pp. 47 - 49, DOI: 10.25103/jestr.092.08.
2. Iakovoglou V., Zaimis G.N., Emmanouloudis D., Ioannou A., Bandekas D., Magafas L., Giordamli C., Kouris P., Innovative use of sensors to collect, analyze and forecast abiotic factors in order to improve productivity, (2014), Acta Horticulturae, 1054, pp. 341 – 350, DOI: 10.17660/ActaHortic.2014.1054.41

5. ΜΠΑΜΝΙΟΣ ΓΕΩΡΓΙΟΣ, Καθηγητής, Τμήμα Μηχανικών Πληροφορικής και Ηλεκτρονικών Συστημάτων, Διεθνές Πανεπιστήμιο της Ελλάδος, Γνωστικό αντικείμενο «ΑΝΑΛΟΓΙΚΑ ΚΑΙ ΨΗΦΙΑΚΑ ΗΛΕΚΤΡΟΝΙΚΑ ΚΑΙ ΣΥΣΤΗΜΑΤΑ ΗΧΟΥ», Αριθμός ΦΕΚ διορισμού 13/20-1-06/ΝΠΔΔ, κωδικός ΑΠΕΛΛΑ 4328

E-mail: bamnios@ihu.gr

<https://www.iee.ihu.gr/staff/bamnios-georgios/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Μπαμνιού είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ψηφιακά ηλεκτρονικά που αποτελούν τη βάση για τη σχεδίαση υπολογιστικών συστημάτων. Το διδακτικό του έργο είναι συναφές καθώς διδάσκει μαθήματα σχεδίασης ψηφιακών συστημάτων και κυκλώματα.

6. ΧΑΤΖΗΣ ΒΑΣΙΛΕΙΟΣ, Καθηγητής, Τμήμα Διοικητικής Επιστήμης και Τεχνολογίας, Διεθνές Πανεπιστήμιο της Ελλάδος, Γνωστικό αντικείμενο «ΠΡΟΓΡΑΜΜΑΤΙΣΜΟΣ Η/Υ», Αριθμός ΦΕΚ διορισμού 185/Γ/09-03-10, κωδικός ΑΠΕΛΛΑ 19177

E-mail: chatzis@mst.ihu.gr

<https://www.mst.ihu.gr/index.php/chatzis-vasileios/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Χατζή είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει προγραμματισμό υπολογιστικών συστημάτων. Ο κ. Χατζής έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Lytridis C., Bazinas C., Pachidis T., Chatzis V., Kaburlasos V.G., Coordinated Navigation of Two Agricultural Robots in a Vineyard: A Simulation Study, (2022), Sensors, 22 (23), art. no. 9095, DOI: 10.3390/s22239095.
2. Panagiotopoulos, F.K., Mardiris, V.A., Chatzis, V., (2012): "Quantum-dot cellular automata design for median filtering and mathematical morphology operations on binary images", Lecture Notes in Computer Science, 7495 LNCS 554-564.

7. ΝΙΚΟΛΟΣ ΔΗΜΗΤΡΙΟΣ, Καθηγητής, Τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής, Πανεπιστήμιο Πατρών, Γνωστικό αντικείμενο «ΤΕΧΝΟΛΟΓΙΑ ΥΛΙΚΟΥ ΚΑΙ ΑΡΧΙΤΕΚΤΟΝΙΚΗ ΥΠΟΛΟΓΙΣΤΩΝ (ΜΕ ΕΜΦΑΣΗ ΣΤΑ ΣΥΣΤΗΜΑΤΑ ΥΠΟΛΟΓΙΣΤΩΝ ΥΨΗΛΗΣ ΑΞΙΟΠΙΣΤΙΑΣ)», Αριθμός ΦΕΚ διορισμού 153/01-10-1999 τ.Ν.Π.Δ.Δ., κωδικός ΑΠΕΛΛΑ 18928

E-mail: nikolosd@ceid.upatras.gr

https://www.ceid.upatras.gr/webpages/tca-lab/english/nikolos_en.htm

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Νικολού είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει τεχνολογίες υλικού και αρχιτεκτονικής υπολογιστών οι οποίες σχετίζονται τόσο με τη σχεδίαση όσο και με τον προγραμματισμό υπολογιστικών συστημάτων σε χαμηλό επίπεδο. Ο κ. Νικολός έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. M. Mavropoulos, G. Keramidas and D. Nikolos, "A defect-aware reconfigurable cache architecture for low-Vccmin DVFS-enabled systems," 2015 Design, Automation & Test in Europe Conference & Exhibition (DATE), Grenoble, France, 2015, pp. 417-422, doi: 10.7873/DATE.2015.1068.
2. G. Dimitrakopoulos, K. Galanopoulos, C. Mavrokefalidis and D. Nikolos, "Low-Power Leading-Zero Counting and Anticipation Logic for High-Speed Floating Point Units," in IEEE Transactions on Very Large Scale Integration (VLSI) Systems, vol. 16, no. 7, pp. 837-850, July 2008, doi: 10.1109/TVLSI.2008.2000458.

8. ΒΟΛΙΩΤΗΣ ΣΤΑΜΑΤΙΟΣ, Καθηγητής, Γενικό Τμήμα, Εθνικό και Καποδιστριακό Πανεπιστήμιο Αθηνών, Γνωστικό αντικείμενο «ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ - ΜΙΚΡΟΎΠΟΛΟΓΙΣΤΕΣ - ΤΕΧΝΟΛΟΓΙΑ ΜΕΤΡΗΣΕΩΝ», Αριθμός ΦΕΚ διορισμού 334/21-5-07, κωδικός ΑΠΕΛΛΑ 8571

E-mail: svoliotis@uoa.gr

https://www.core.uoa.gr/tmima/prosopiko/meli_didaktikoy_ereynitikoy_prosopikoy_dep/kathigites_protis_bathmidas/stamatis_boliotis/

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Βολιώτη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ψηφιακά συστήματα και μικροϋπολογιστές, που αποτελούν τη βάση για τη σχεδίαση και τον προγραμματισμό υπολογιστικών συστημάτων. Ο κ. Βολιώτης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή αυτή.

Ενδεικτικές δημοσιεύσεις:

1. T. Zahariadis, P. Trakadas, H. Leligou, P. Karkazis and S. Voliotis, "Implementing a Trust-Aware Routing Protocol in Wireless Sensor Nodes," 2010 Developments in E-systems Engineering, London, UK, 2010, pp. 47-52, doi: 10.1109/DeSE.2010.15.
2. Angelopoulos, A.; Michailidis, E.T.; Nomikos, N.; Trakadas, P.; Hatziefremidis, A.; Voliotis, S.; Zahariadis, T. Tackling Faults in the Industry 4.0 Era—A Survey of Machine-Learning Solutions and Key Aspects. Sensors 2020, 20, 109. <https://doi.org/10.3390/s20010109>.

9. ΦΟΥΡΛΑΣ ΓΕΩΡΓΙΟΣ, Καθηγητής, Τμήμα Πληροφορικής και Τηλεπικοινωνιών, Πανεπιστήμιο Θεσσαλίας, Γνωστικό αντικείμενο «Υπολογιστικά Συστήματα και Μεθοδολογίες Διάγνωσης Σφαλμάτων για τη Βελτιστοποίηση Λειτουργίας Υβριδικών και Ρομποτικών Συστημάτων», Αριθμός ΦΕΚ διορισμού 1262/Γ/11-8-2020, Γ 3181 - 24.12.2021, κωδικός ΑΠΕΛΛΑ 13879

E-mail: gfourlas@uth.gr

<https://scholar.google.com/citations?user=53uPQI0AAAAJ&hl=el&oi=ao>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Φούρλα είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει υπολογιστικά συστήματα. Στα ερευνητικά ενδιαφέροντα του κ. Φούρλα συγκαταλέγονται τα ενσωματωμένα συστήματα, όπου τα ενσωματωμένα συστήματα αποτελούν υπολογιστικά συστήματα τα οποία προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Φούρλας έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Karras, G.C., Fourlas, G.K. Model Predictive Fault Tolerant Control for Omni-directional Mobile Robots. J Intell Robot Syst 97, 635–655 (2020). <https://doi.org/10.1007/s10846-019-01029-7>
2. Charalampos Liolios, Charalampos Doukas, George Fourlas, Ilias Maglogiannis, PETRA '10: Proceedings of the 3rd International Conference on Pervasive Technologies Related to Assistive Environments, June 2010 Article No.: 43, Pages 1–10, <https://doi.org/10.1145/1839294.1839346>

10. ΑΣΗΜΑΚΗΣ ΝΙΚΟΛΑΟΣ, Καθηγητής, Τμήμα Τεχνολογιών Ψηφιακής Βιομηχανίας, Εθνικό & Καποδιστριακό Πανεπιστήμιο Αθηνών, Γνωστικό αντικείμενο «ΨΗΦΙΑΚΑ ΣΥΣΤΗΜΑΤΑ», Αριθμός ΦΕΚ διορισμού 1262/Γ/11-8-2020, Γ' 1906/11.08.2022, κωδικός ΑΠΕΛΛΑ 11059

E-mail: nasimakis@uoa.gr

https://www.dind.uoa.gr/fileadmin/depts/dind.uoa.gr/www/uploads/Nikolaos_Assimakis.pdf

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Ασημάκη είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει ψηφιακά συστήματα και τα ψηφιακά συστήματα αποτελούν τη βάση για τη σχεδίαση υπολογιστικών συστημάτων. Ο κ. Ασημάκης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Assimakis N., Adam M., FIR implementation of the Steady-State Kalman Filter, (2008), International Journal of Signal and Imaging Systems Engineering, 1 (3-4), pp. 279 – 286, DOI: 10.1504/IJSISE.2008.0268.

2. Assimakis N., Tziallas G., Adam M., Polyzos A., Papanastasiou C., "Mobile position estimation and prediction using steady state Kalman filter", International Journal of Computer Science and Information Technology Research, vol. 4, issue 3, pp: 261-272, 2016.

11. ΔΟΣΗΣ ΜΙΧΑΗΛ, Καθηγητής, Τμήμα Πληροφορικής, Πανεπιστήμιο Δυτικής Μακεδονίας, Γνωστικό αντικείμενο «Προγραμματισμός, Σχεδίαση και Εφαρμογές Ψηφιακών Συστημάτων», Αριθμός ΦΕΚ διορισμού 489/26-05-2017 τ.Γ, κωδικός ΑΠΕΛΛΑ 2150
E-mail: mdossis@uowm.gr
<https://cs.uowm.gr/archiki-selida/prosopiko/>

Αιτιολόγηση επιλογής:

Το γνωστικό αντικείμενο του κ. Δόση είναι συναφές με το γνωστικό αντικείμενο της προκηρυσσόμενης θέσης καθώς περιλαμβάνει προγραμματισμό και σχεδίαση ψηφιακών συστημάτων και τα ψηφιακά συστήματα αποτελούν υπολογιστικά συστήματα που προγραμματίζονται σε χαμηλό επίπεδο. Ο κ. Δόσης έχει δημοσιεύσει σημαντικό αριθμό εργασιών στην περιοχή.

Ενδεικτικές δημοσιεύσεις:

1. Michael Dossis, "Automated Extraction of Hardware Accelerators via an Intelligent Knowledge-based System", International Journal of Intelligent Information Processing (IJIP), vol. 1, no. 2, pp. 14-31, December 2010.
2. Michael F. Dossis, and Dimitris E. Amanatidis, "Image Processing Hardware using Cellular Neural Networks and High-Level Synthesis", Journal of Computer Vision and Image Processing, NewWorldPub Journal, ISSN 2160-3898, vol. 2, no. 4, December 2012, pp. 29-37.

Ο Πρόεδρος
του Τμήματος Μηχανικών Πληροφορικής, Υπολογιστών και Τηλεπικοινωνιών
*

Δημήτριος Βαρσάμης
Καθηγητής

Η υπογραφή έχει τεθεί στο πρωτότυπο που βρίσκεται στο αρχείο μας.